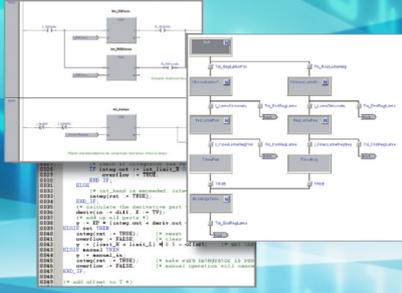
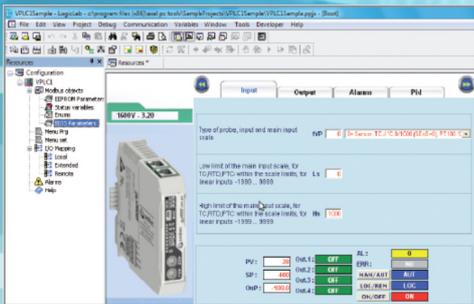


Funzionalità



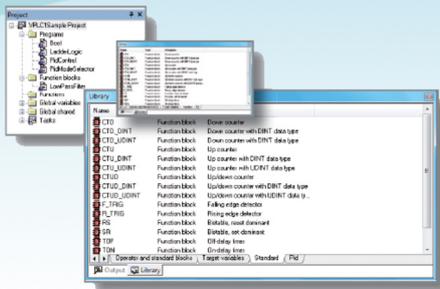
IEC 61131-3

- Instruction List (IL)
- Structured Text (ST)
- Ladder Diagram (LD)
- Function Block Diagram (FBD)
- Sequential Function Chart (SFC)



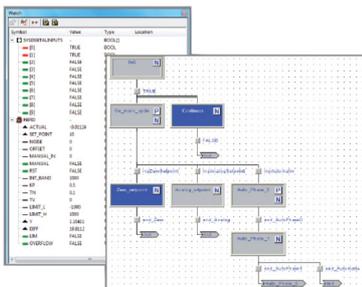
PROGETTO

- Composizione grafica del sistema
- Utilizzo di dispositivi predefiniti (Moduli I/O e Drives)
- Disponibilità di librerie funzionali e di motion
- Integrabilità di librerie PLC Open
- Recupero del knowhow aziendale



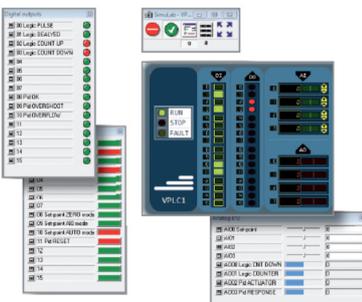
SORGENTI PROGETTO

- Sorgenti sul sistema di sviluppo
- Se necessario sorgenti criptati anche sul device
- Sorgenti sul device apribili solo da chi abilitato
- Criptazione di parti di sorgente
- Disponibilità di librerie criptate da distribuire



DEBUG

- Animazione degli schemi LD e SFC
- Visualizzazione valore attuale variabili
- Oscilloscopio
- Breakpoint e Trigger
- HotSwap (sostituzione codice senza arresto sistema)



SIMULAZIONE

- Simulazione su PC del sistema
- Riproduzione grafica dello stato degli I/O
- Impostazione variabili e stato ingressi
- Debug applicazione senza sistema connesso
- Debug applicazione